1. Rejestry robocze R0-R7 umieszczane są w: **pamięci RAM, początek zależy od stanu RS0,RS1 w słowie statusowym PSW**
2. Adres aktualnie wykonywanej instrukcji znajduje się w :**PC( licznik rozkazów)**
3. Podstawowa wersja 8051 posiada: **2x licznik 16bitowy**
4. Zawartość z rejestrów SFR( Special Function Register) można odczytać używając : **adresowania bezpośredniego**
5. Jak dużą pamięć RAM oraz ROM można dołączyć do uC 8051:**64kB**
6. Źródła przerwań zewnętrznych należy podłączyć do: **P3.2 lub P3.3**
7. Instrukcja NOP wykonywana jest w 1 cyklu maszynowym. Czas cyklu przy zewnętrznym rezonatorze 12MHz to:
8. Pojemność pamięci wewnętrznej RAM w podstawowej wersji 8051: **128B**
9. Które porty uc 8051 pełnią rolę magistrali adresowej(adresowanie pamięci zewnętrznej): **P0,P2**
10. Tryby pracy licznika T1: **tryb 0 to licznik 13bitowy, tryb 1 to licznik 16 bitowy, tryb 2 to licznik 8 bitowy**
11. Ostatnim rozkazem procedury przerwania jest rozkaz RETI, który powoduje: **pobranie kolejno ze stosu dwóch bajtów, przesłanie ich starszego i młodszego bajta licznika rozkazów oraz zmniejsza zawartość wskaźnika stosu o dwa.**
12. Co to jest akumulator: **rejestr mikrokontrolera 8051, do którego wpisywany jest wynik większości operacji arytmetycznych i logicznych.**
13. Ile źródeł przerwań zewnętrznych obsługuje 8051: **2**
14. Czy w assemblerze mikrokontrolera 8051 możliwe jest przesłanie zawartości dowolnego bitu do innego dowolnego bitu za pomocą jednej instrukcji? **NIE**
15. Liczba uniwersalnych portów w uC 8051: **4- od P0 do P3**
16. STOS – **struktura LIFO, domyślny adres wierzchołka SP= 07H, umieszczony w wewnętrznej pamięci RAM**
17. Rejestry używane do KONFIGURACJI liczników: **TMOD, TCON**
18. Obszar wewnętrznej pamięci RAM adresowanej BITOWO: **20H-2FH**
19. Uniwersalne rejestry robocze uc8051 to: **cztery grupy po osiem rejestrów w wewnętrznej pamięci RAM (00h-1Fh)**
20. Wewnętrzna pojemność pamięci ROM uC 8051: **4kB**
21. Jakie sygnały są zliczane przez liczniki T1, T0: **wewnętrzne sygnały zegarowe**
22. Jakie są możliwe rodzaje przerwań:
    1. **2 rodzaje generowane przez liczniki(T0,T1) wskaźniki TF0, TF1**
    2. **2 rodzaje przerwań zewnętrznych (INT0,INT1) – wskaźniki IE0, IE1**
    3. **Przerwanie z portu szeregowego (ustawienie dowolnego bitu RI lub TI rejestru SCON)**
23. Kiedy porty P0-P3 mogą pracować jako wejście? **Gdy odpowiednie bity w rejestrach są ustawione na 1 (w przerzutnikach typu D)**
24. Jakie rejestry wykorzystywane są przy DZIAŁANIU liczników w uC 8051: **TL0,TH0 oraz TL1,TH1**
25. Jakie adresy w SFR sa adresowane bitowo: **(adresy o numerach podzielnych przez 8)**
26. Pełna nazwa ALE: **Address Latch Enable- jest to dodatkowy sygnał sterujący zewnętrznym buforem zatrzaskowym ( zatrzaskiwanie LSB adresu podczas dostępu do zewnętrznej pamięci)**
27. Który port może pracować jako multipleksowana magistrala danych (D0-D7). **P0**
28. Do czego służy rejestr B: **Przechowywanie tymczasowych informacji, jest on również wykorzystywany podczas operacji mnożenia i dzielenia**
29. Gdzie umieszczone są adresy procedur obsługi przerwań: **Na początku przestrzeni pamięci programu**
30. Jak mogą pracować poszczególnie linie danego portu? **Każda linia może pracować jako wejściowa lub wyjściowa**
31. Liczba rejestrów ogólnego przeznaczenia: **4\*8=32**
32. Które bity odpowiedzialne są za wybór bloku: **bity RS0,RS1**
33. ROM zewnętrzny (programu) został rozszerzony do 64kB, bit EA/ jest jeden, przestrzeń adresowa zewnętrzna zaczyna się **od: 0x1000**
34. Cykl Przyjęcia przerwania w 8051:
35. Które słowa sterują licznikiem: TMOD ,TCON
36. Ile portów ma płytka: **4**
37. które bity sterują dodatkowymi rejestrami: **RS0 i RS1**
38. zgrupowaniem rejestrów roboczych: **R0-R7 umieszczane są w** **pamięci RAM, początek zależy od stanu RS0,RS1 w słowie statusowym PSW**
39. jak może pracować licznik - sporo podobnych odpowiedzi ale ze złymi wyjściami